

1. 产品说明

SS6954A 是一款刷式直流电机驱动器，适用于打印机，智能家居，工业设备及其它机电一体化电机，两路输入逻辑控制 H 桥驱动器，该驱动器由四个 N 沟道金属氧化物半导体场效应管，输出 7A 的电流峰值双向控制电机，利用电流衰减模式，可通过对输入进行脉宽调制来控制电机转速。如果将逻辑输入设置为低电平，则电机驱动器进入低功耗休眠模式。

SS6954A 具有集成电流调节功能，该功能基于模拟输入 VREF 以及 ISEN 引脚的电压（与流经外部感测电阻的电机电流成正比），该器件能够将电流限制在某一已知水平，这可显著降低系统功耗要求，并且无需大容量电容来维持稳定电压，尤其是在电机启动和停转时。

该器件针对故障和短路问题提供了全面保护，包括欠压锁定（UVLO），过流保护(OCP)及过热保护(OTP)。

2. 应用

- 打印机
- 扫地机
- 工业设备

3. 特征

- 独立的 H 桥驱动：
 - 驱动一个直流电机、步进电机的一个绕组或者其它负载
- 5.5V to 40V 宽工作电压范围
- 200mΩ(典型值) $R_{DS(ON)}(HS+LS)$
- 7A 峰值电流驱动能力
- PWM（脉宽调制）控制接口
- 集成电流调节功能
- 低功耗休眠模式
- 集成保护特性
 - VM 欠压锁定
 - 过流保护 (OCP)
 - 过流重启功能
 - 热关断 (TSD)
 - 故障自恢复

4. 产品信息

销售产品型号	封装形式	备注
SS6954A-ES-TP	ESOP8	卷盘，4000/包

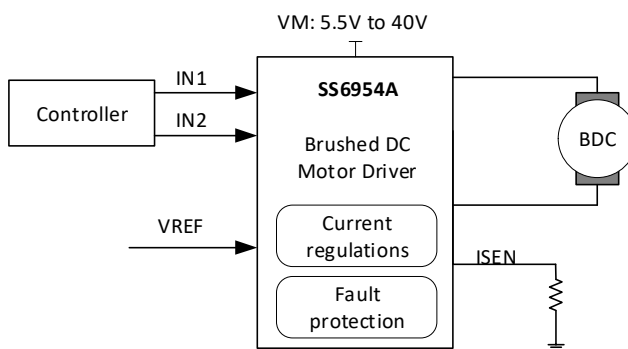
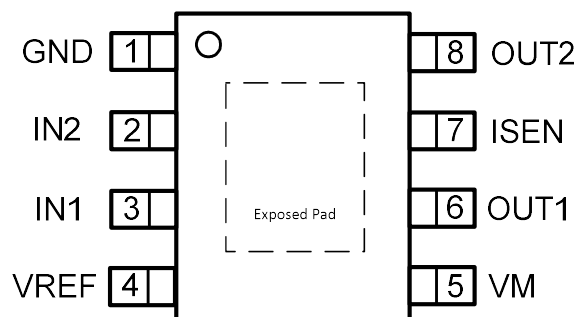


图 1. 简化电路原题图

5. 引脚配置和功能



6. 管脚列表

引脚序号	引脚名称	功能描述
1	GND	信号地，连接到板的公共地端
2	IN2	逻辑输入，控制 H 桥输出，内置 100KΩ 下拉电阻
3	IN1	逻辑输入，控制 H 桥输出，内置 100KΩ 下拉电阻
4	VREF	模拟输入. 施加 0.3-5V 参考电压
5	VM	5.5V to 40V 电压耐受。连接一个 0.1μF 旁路电容到地，以及大容量母线电容来保证电源的稳定性
6	OUT1	H桥的输出1。直接连接到电机或其他感应负载。
7	ISEN	大电流接地通路，如果需要使用电流调节功能，需要连接电流采样电阻（低阻，高功率电阻）到功率地；如果不用电流调节功能，直接将 ISEN 脚连接到功率地
8	OUT2	H桥的输出2。直接连接到电机或其他感应负载

7. 规格

7.1 绝对最大额定值

参数	值		单位
	最小值	最大值	
电机最大电压(VM)	-0.3	45	V
逻辑输入电压 (IN1, IN2)	-0.3	6	V
参考量输入 (VREF)	-0.3	6	V
电机输出(OUT1, OUT2)	-0.7	VM+0.7	V
电流采样脚输入 (ISEN)	-0.5	1	V
输出电流 (100% 占空比)	0	3.5	A
运行结温	-40	150	°C
存储温度	-65	150	°C

7.2 ESD 等级

符号	参数	描述	数值	单位
V _(ESD)	静电放电	人体模型 (HBM), 根据 ANSI /ESDA/ JEDEC JS-001, 所有引脚 ⁽¹⁾	±4000	V
		带电器件模型 (CDM), 根据 JEDEC 规范 JESD22-C101, 所有引脚 ⁽²⁾	±500	V

(1) JEDEC 文件 JEP155 规定: 允许一个标准 ESD 控制过程中的安全生产为 500V HBM。

(2) JEDEC 文件 JEP157 规定: 允许一个标准 ESD 控制过程中的安全生产为 250V CDM。

7.3 推荐工作条件

最大工作温度范围 (除非另有说明)

Items	Description	最小值	最大值	单位
VM	电源电压范围	5.5	40	V
VREF	VREF 输入电压范围	0.3	5.5	V
V _I	逻辑输入信号电压范围(INx)	0	5.5	V
F _{pwm}	逻辑输入信号 PWM 频率	0	100	kHz
I _{PEAK}	峰值电流	0	7	A
T _J	运行的结温范围	-40	150	°C

7.4 热参数

符号	热特性	ESOP8	单位
R _{θJA}	结到环境的热阻	42	°C /W
R _{θJC(top)}	结对封装 (顶) 热阻	53	°C /W

7.5 电气特性

TA=25°C, 除非有其它的说明

参数	符号	测试状态	MIN	TYP	MAX	UNIT
供电电压 (VM)						
VM 运行电压	VM		5.5		40	V
VM 运行电流	I _{VM}	VM = 24V		3	10	mA
VM 休眠电流	I _{VM_SLEEP}	VM = 24V			15	μA
开通时间 (Note 1)	t _{ON}	VM > VUVLO with IN1 or IN2 high		45		μs
逻辑电平输入 (IN1, IN2)						
输入逻辑低电压	V _{IL}				0.5	V
输入逻辑高电压	V _{IH}		2			V
输入逻辑迟滞电压	V _{HYS}			0.2		V
输入逻辑低电流	I _{IL}	V _{IN} = 0V	-1		1	μA
输入逻辑高电流	I _{IH}	V _{IN} = 3.3V		33		μA
下拉电阻	RPD	to GND		100		kΩ
传输延时	t _{PD}	Inx H to OUTx H change		0.2		μs
		Inx L to OUTx L change		0.5		μs
休眠时间	t _{sleep}	Inputs low to sleep		1.0	1.5	ms
电机驱动输出 (OUT1, OUT2)						
高侧场效应晶体管开通电阻	R _{DS(ON)_High}	VM = 24 V, I = 1A		100	115	mΩ
低侧场效应晶体管开通电阻	R _{DS(ON)_Low}	VM = 24 V, I = 1A		100	115	mΩ
输出死区时间	t _{DEAD}		200	300	400	ns
电流调节						
电流采样信号增益	A _V	VREF = 2.5V	9.4	10	10.4	V/V
PWM 关断时间	t _{OFF}			25		μs
PWM 消隐时间	t _{BLANK}			3.0		μs
保护电路						
VM 欠压锁定	V _{UVLO_fall}	VM falls until UVLO triggers		4.8		V
	V _{UVLO_rise}	VM rises until operation recovers		5.0		V
VM 欠压点迟滞	V _{UV_HYS}	Rising to falling threshold		200		mV
过流保护点	I _{OCP}			9		A
过流保护延迟	t _{OCP}			2.0		μs
过流保护重启时间	t _{RETRY}			4		ms
热关断保护点	T _{SD}			170		°C
热关断迟滞点	T _{HYS}			40		°C

Note 1: t_{ON} 适用于初次上电及退出休眠模式

8. 功能描述

8.1 概述

SS6954A是一款带散热盘ESOP8封装的刷式直流电机驱动器，支持5.5-40V电压7A峰值电流应用，内置电流调节将电机电流限制到预定最大值，H桥由两路逻辑输入控制，内置N沟道MOSFET的桥臂导通电阻为 0.2Ω （一个桥臂包含高边和底边的MOS）。单电源输入的VM给器件和电机提供电源，器件内部集成充电泵，为器件内部的上桥MOSFET提供驱动，保证上桥的可靠开通。电机速度可通过0-100KHz的脉宽调制来实现。当两路输入均为低时，器件进入休眠模式。如果发生系统故障，完善的保护功能可以防止器件被损坏。

8.2 功能框架图

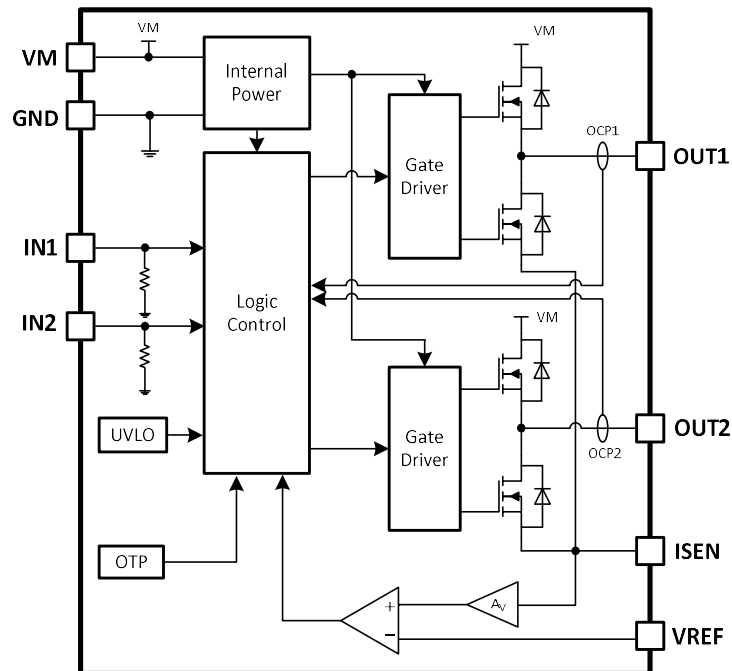


图 3 功能框图

8.3 特征描述

8.3.1 H 桥控制

SS6954A的输出由4个低内阻的N-MOS组成，用于驱动电机，MOSFET的输出控制由两路输入IN1及IN2控制，其控制逻辑如下表1：

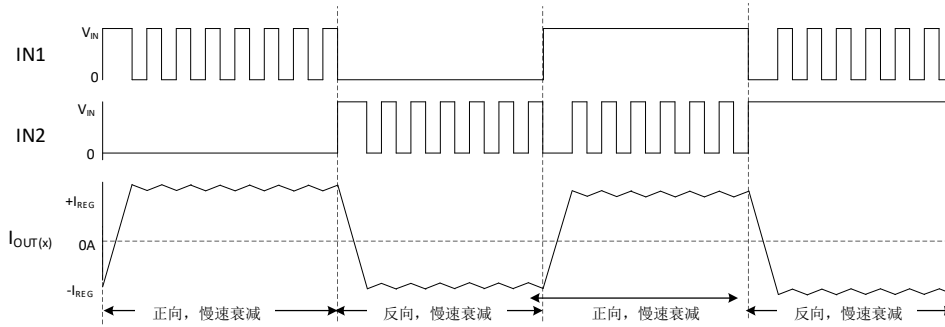


表 1 H 桥控制逻辑

IN1	IN2	$10 \times V_{ISEN} > V_{REF}$	OUT1	OUT2	功能描述
0	1	False	L	H	反转
1	0	False	H	L	正转
0	1	True	H/L	L	反转, 慢速衰减
1	0	True	L	H/L	正转, 慢速衰减
1	1	False	L	L	制动 (慢速衰减)
0	0	False	Z	Z	滑行, 1 毫秒后进入低功耗待机模式

输入电压可以设置为100%占空比驱动的静态电压，也可以设置为脉宽调制(PWM)来对电机进行调速。当使用PWM时，驱动和制动的开关状态通常效果更好。例如，以50%的占空比驱动电机在最高转速下正转，此时IN1 = 1且IN2 = 0，在制动时IN1 = 1且IN2 = 1，此时控制器进入慢衰模式。或者是使电机进入快速电流衰减的滑行模式(IN1 = 0, IN2 = 0)。控制信号可以在 VM上电前输入到控制引脚上，也就是说没有上电时序要求。

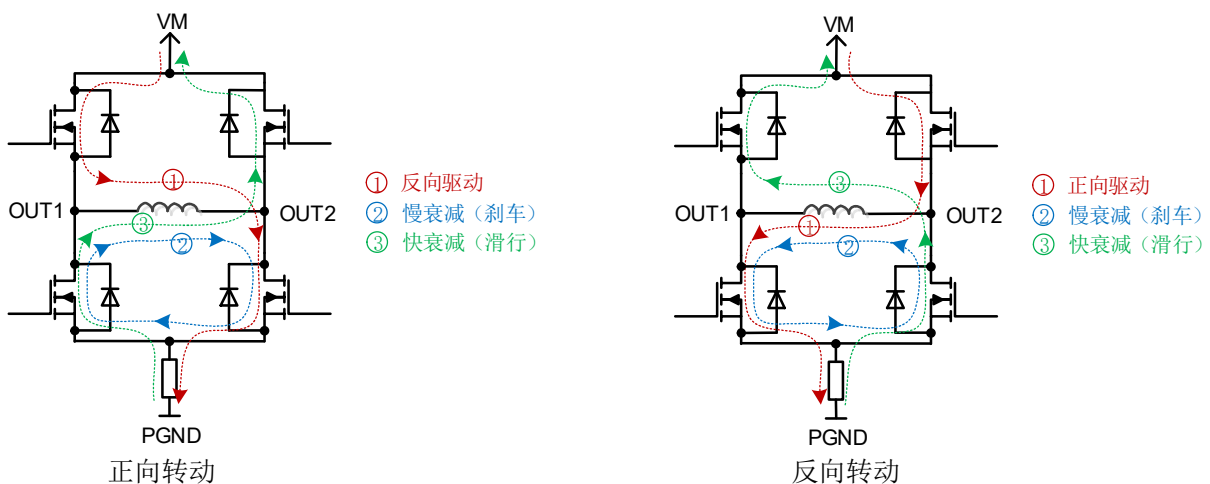


图 4 H 桥控制方式

8.3.2 睡眠模式

当输入 IN1/IN2 同时置低且时间满足 t_{sleep} （典型值为 1.0ms）时，SS6954A 进入低功耗睡眠模式,此时输出保持为 High-Z 状态且器件的 I_{vmsleep} 在 μA 级别。如果器件在输入 IN1&IN2 在上电之前就保持为低，器件会立即进入睡眠模式。当 IN1 或 IN2 置高至少 5 μs 时，器件会从睡眠模式唤醒，唤醒时间为 t_{ON} (45 μs)。

8.3.3 电流调整

SS6954A中，电机峰值电流的限制可以由模拟参考输入VREF和ISEN引脚上的外部检测电阻的电阻决定，公式如下：

$$I_{\text{TRIP}} = \frac{V_{\text{REF}} (V)}{A_V \times R_{\text{ISEN}} (\Omega)} = \frac{V_{\text{REF}} (V)}{10 \times R_{\text{ISEN}} (\Omega)} \quad (1)$$

例如，如果 $V_{\text{REF}} = 2.0\text{V}$ and a $R_{\text{ISEN}} = 0.2\Omega$, 无论负载多大，PWM电流调节机制将限制电机电流到1.0 A.当出发到 I_{TRIP} 的阈值，H桥通过使能两个下桥强制使感性负载进入混合衰减模式，并且建立一个固定的关断时间， t_{OFF} (典型值为25 μs)，其中包括12.5 μs 是快速衰减时间和12.5 μs 的慢速衰减时间。

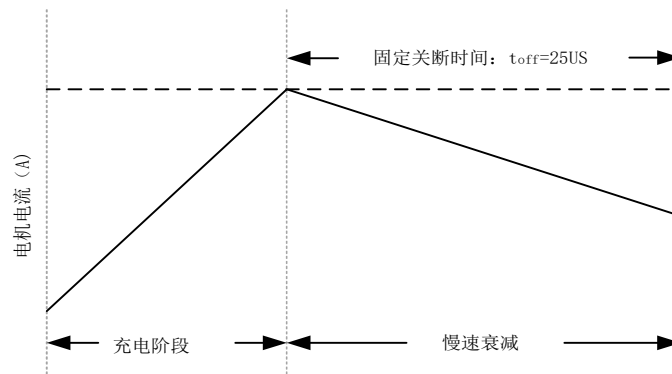


图 5 电流调节时间周期

关断时间过后，根据输入信号 IN1/IN2 的状态，输出重新工作，电机线圈电流充电直到下一次 I_{TRIP} 发生，充电时间严重依赖于 VM 电压，Back-EMF(电机反电动势)及电机电感。

8.3.4 欠压保护 (UVLO)

只要 VM 引脚的电压跌落至欠压保护的阈值, H 桥的所有 N-MOS 将关闭，直到 VM 电压上升超过 UVLO 的阈值，器件恢复工作。

8.3.5 过流保护 (OCP)

如果输出电流值超过OCP的阈值- I_{ocp} ，且其时间长于 T_{ocp} , H桥的所有N-MOS将关闭。

对于 SS6954A，经过恢复时间 T_{retry} 后，H 桥会根据输入信号的的状态来重新使能工作。如果过流故障信号仍出现，则同样的循环保护及恢复; 如无故障则器件正运行。

8.3.6 热关断 (TSD)

如果晶圆的温度超过芯片的安全极限，整个功率输出的 H 桥会被关断，当晶圆温度降至安全值，芯片自恢复运行。

表 2 保护类型描述

保护类型	触发条件	H 桥行为	恢复条件
VM 欠压保护 (UVLO)	$VM < V_{UVLO}$	关断	$VM > V_{UVLO}$
过流保护 (OCP)	$I_{OUT} > I_{OCP}$	关断	t_{RETRY}
过温保护 (TSD)	$T_J > 170^{\circ}\text{C}$	关断	$T_J < TSD - THYS$

8.3.7 器件功能

SS6954A 可以在多种模式下用以驱动有刷电机。

8.3.8 具有 PWM 电流斩波功能的控制

该原理利用芯片的内部功能来实现。 I_{TRIP} 的设定值应该高于正常运行的电流，并且保证足够的裕量以保证电机启动所需的时间，但要低到器件电流自限定的阈值。电机的速度由其中一个输入信号的占空比所控制，此时另外一路输入信号是静止的。通常在关闭时间使用刹车或缓慢衰减

8.3.9 无 PWM 电流斩波功能的控制

如果不需要电流调节功能，ISEN pin 脚直接接 PCB 的功率地，VREF 的电压保证在 0.3V to 5 V，给定 VERF 高电压能更好的保证抗噪裕量。这种模式下能提供到芯片的最大峰值电流 7A 保持在几百毫秒（取决于 PCB 散热及环境温度）。如果电流超过 7A，器件可能会进入过流保护(OCP)或者过温保护(TSD)。如果发生上述保护，器件自关断，等待 4ms 后自恢复。

8.3.10 静态输入下的电流调节

IN1 和 IN2 引脚可以设置为 100%的高和低占空比驱动， I_{TRIP} 可以用来控制电机的电流，速度和扭矩能力。

8.3.11 VM 控制

在一些系统中，可以通过改变 VM 电压来调整电机速度。

9. 应用和实施

9.1 典型应用

应用于直流有刷类的 SS6954A 典型应用电路:

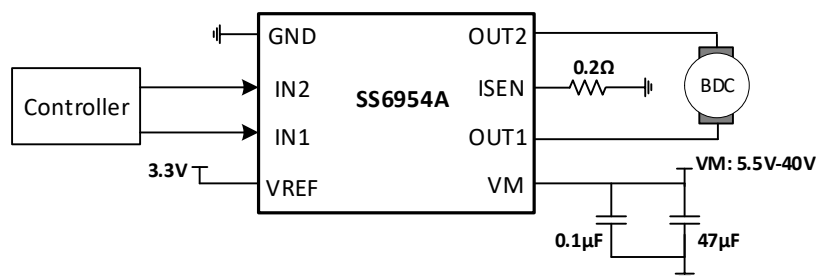
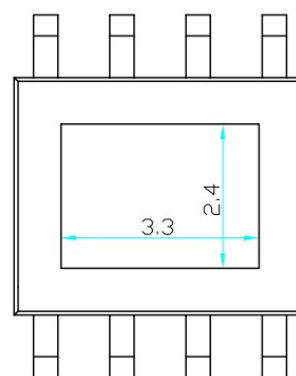
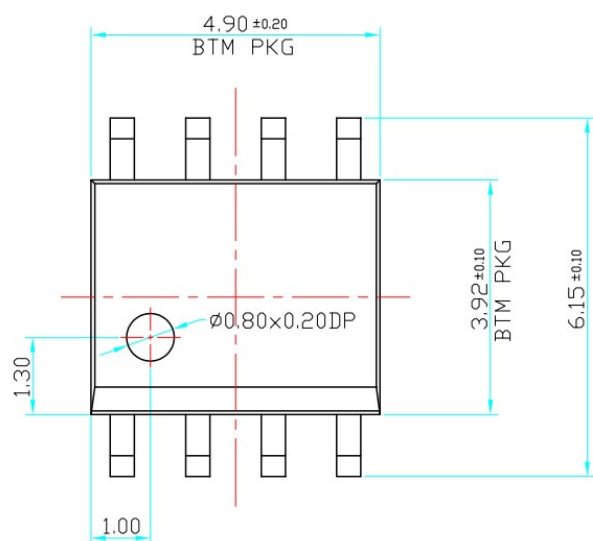
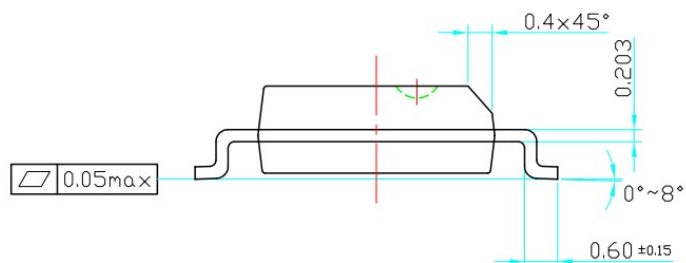
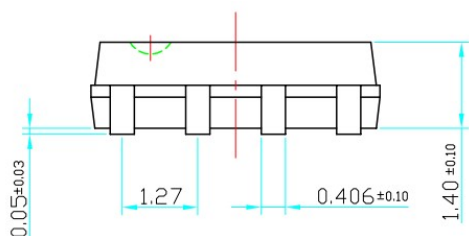


图 6 典型的应用电路

10. 封装信息

ESOP8 (150mil)



ESOP8-8R (95*130) 底面图

IMPORTANT NOTICE

Shenzhen LeadPower Semiconductor CO.,LTD reserves the right to make corrections, modifications, enhancements, improvements, and other changes to its products and to discontinue any product without notice at any time.

LeadPower cannot assume responsibility for use of any circuitry other than circuitry entirely embodied in a LeadPower product. No circuit patent licenses are implied.

Shenzhen LeadPower Semiconductor CO.,LTD