

厦门国科安芯科技有限公司

ASM485S 数据手册

RS485 串口收发器

目录

1 简介	1
1.1 主要特性	1
1.2 概述	1
1.3 产品系列	1
1.4 应用场景	2
1.5 应用电路	2
1.6 封装信息	2
2 特征值	4
2.1 绝对最大额定特征值	4
2.2 电气特性	4
2.3 开关特性	6
2.4 使用注意事项	7
2.5 典型性能特征	8
3 引脚	9
3.1 引脚排布	9
4 应用	10
4.1 功能描述	10
4.2 驱动器输出保护	11
4.3 传输延迟	11
4.4 传输线长度与速率	11
5 典型应用电路图	12
6 修订历史	12

1 简介

1.1 主要特性

半双工通信：发送与接收（A/B）引脚

数据速率：最高 2.5Mbps，无压摆率限制，适合高速通信场景

总线节点：标准 1 单元负载，一条总线上最多支持 32 个节点

共模范围：接收器输入共模电压 $-7V \sim +12V$ ，抗共模干扰能力强

单 5V 供电：工作电压 $4.75V \sim 5.25V$ ，适配主流单片机系统

静态电流：典型 $300\mu A$ ，低功耗设计

驱动器保护：内置短路限流+过热关断，故障时输出自动高阻，防止芯片损坏

接收器故障安全：输入开路时，RO 自动输出高电平，避免不确定状态

ESD 防护：驱动器输出与接收器输入具备 $\pm 15kV$ ESD 保护，不易静电击穿

三态输出：驱动器/接收器可独立置为高阻态，支持总线共享

SEU $\geq 37MeV.cm^2/mg$ 或 10^{-5} 次/器件.天（商业航天级）

SEL $\geq 37 MeV.cm^2/mg$ （商业航天级）

TID $\geq 100krad$ (Si)（商业航天级）

封装：SOP8

1.2 概述

ASM485S 是国科安芯推出的一款低功耗、半双工、高速 RS-485 和 RS-422 通信芯片，片内集成 1 路差分驱动器与 1 路差分接收器，采用单 5V 供电，专为长距离、高可靠性、多点差分数据通信设计。

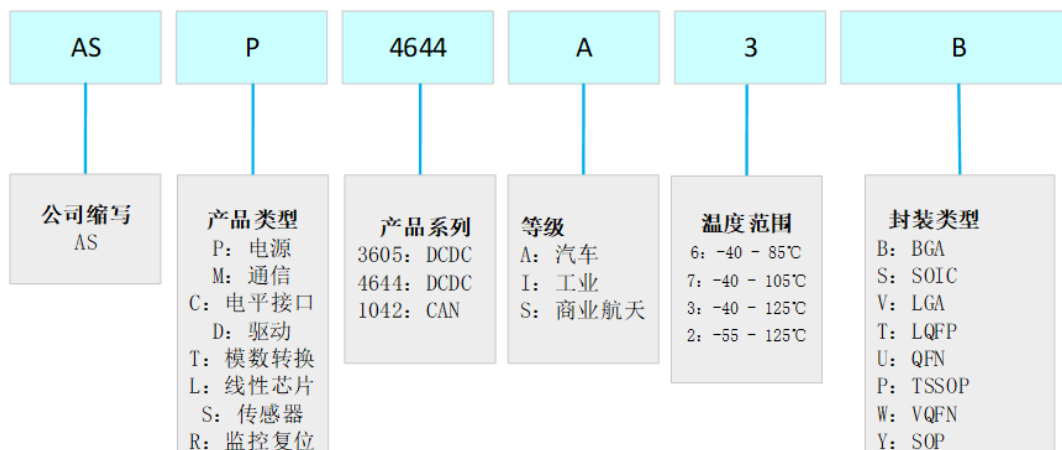
该芯片驱动器无压摆率限制，支持最高 2.5 Mbps 数据传输速率；芯片具备完善的保护机制：驱动器内置短路限流与过热关断功能，接收器支持开路故障安全特性，输入开路时可保证输出为确定高电平，提升总线稳定性与抗干扰能力。

ASM485S 采用 8 引脚 SOP 封装，提供独立的驱动器使能（DE）与接收器使能（ $\overline{RE}$ ）控制，支持三态输出以适配多点总线，一条总线上最多可挂载 32 个节点，广泛用于工业控制网络、RS-485 通信、远距离数据传输及电平转换等场景。

1.3 产品系列

型号	等级	温度范围	特征
ASM485S2Y	商业航天级	-55 to $125^{\circ}C$	抗辐照设计

芯片命名规则



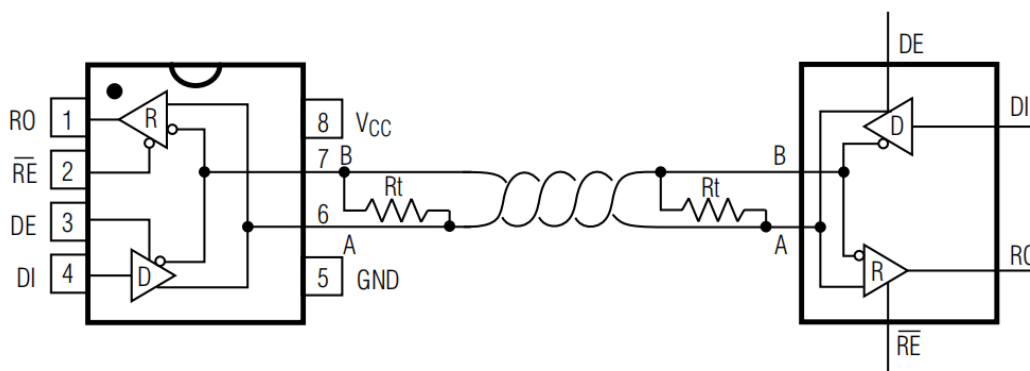
1.4 应用场景

工业控制现场总线
远距离数据传输
多节点通信
通用电平转换

1.5 应用电路

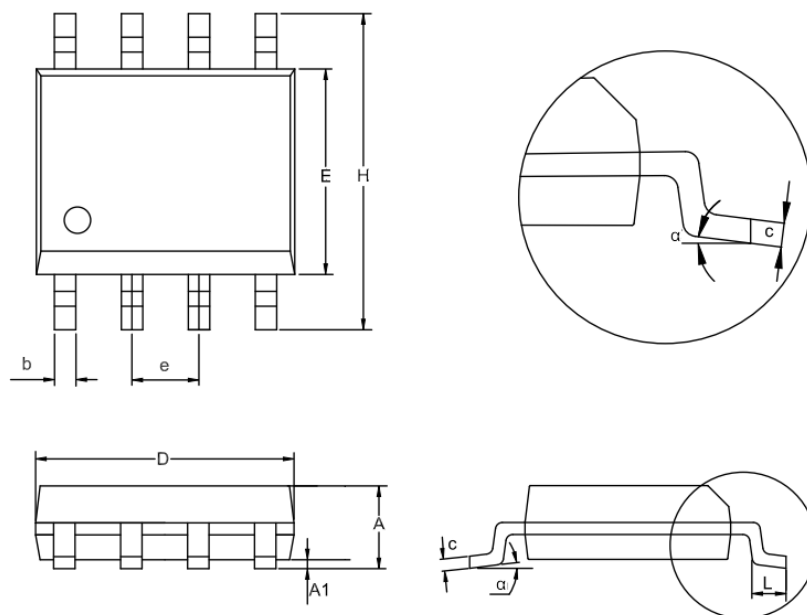
输入电压: 4~14V

输出电压: 0.9V, 1V, 1.2V, 1.5V



1.6 封装信息

SOP8



引脚	毫米			英寸		
	最小值	典型值	最大值	最大值	典型值	最大值
A	1.35	1.55	1.75	.053	.061	.069
A1	0.10	0.18	0.25	.004	.007	.010
b	0.35	0.42	0.49	.014	.017	.019
c	0.19	0.22	0.25	.007	.009	.010
E	3.80	3.90	4.00	.150	.154	.157
e	1.27 基准			0.050 基准		
H	5.80	6.00	6.20	.228	.236	.244
L	0.40	0.84	1.27	.016	.033	.050
α	0°	4°	8°	0°	4°	8°
D	4.80	4.90	5.00	.189	.193	.197

2 特征值

2.1 绝对最大额定特征值

电源电压（VCC）：不超过 12V

控制输入电压（ $\overline{RE}$ 、DE）：-0.5V ~ (VCC + 0.5V)

驱动器输入电压（DI）：-0.5V ~ (VCC + 0.5V)

驱动器输出电压（A、B）：-8V ~ +12.5V

接收器输入电压（A、B）：-8V ~ +12.5V

接收器输出电压（RO）：-0.5V ~ (VCC + 0.5V)

连续功耗（TA = +70°C）：8 引脚 SO（70°C 以上降额 5.88mW/°C）：471mW

引脚温度：300°C（焊接，10 秒）

2.2 电气特性

参数	符号	条件	最小值	典型值	最大值	单位
驱动器差分输出电压（空载）	V _{OD1}	—	—	—	5	V
驱动器差分输出电压（带载）	V _{OD2}	R=27Ω	1.5	—	5	V
互补输出态驱动器差分输出电压变化量	ΔV _{OD}	R=27Ω 或 50Ω	—	—	0.2	V
驱动器共模输出电压	V _{OC}	R=27Ω 或 50Ω	—	—	3	V
互补输出态驱动器共模输出电压变化量	ΔV _{OC}	R=27Ω 或 50Ω	—	—	0.2	V

输入高电平	V _{IH}	DE、DI、 $\overline{RE}$	2.0	—	—	V	
输入低电平	V _{IL}	DE、DI、 $\overline{RE}$	—	—	0.8	V	
输入电流	I _{IN1}	DE、DI、 $\overline{RE}$	—	—	±2	μA	
输入电流（A、B）	I _{IN2}	DE=0V, V _{CC} =0V 或 5.25V	V _{IN} =12V	—	1.0	mA	
			V _{IN} =-7V		-0.8		
		DE=0V, V _{CC} =0V 或 5.25V	V _{IN} =12V	—	0.25	mA	
			V _{IN} =-7V		-0.2		
接收器差分阈值电压	V _{TH}	-7V≤V _{CM} ≤12V	-0.2	—	0.2	V	
接收器输入迟滞	ΔV _{TH}	V _{CM} =0V	—	70	—	mV	
接收器输出高电平	V _{OH}	I _O =-4mA, V _{ID} =200mV	3.5	—	—	V	
接收器输出低电平	V _{OL}	I _O =4mA, V _{ID} =-200mV	—	—	0.4	V	
接收器三态输出电流	I _{OZR}	0.4V≤V _O ≤2.4V	—	—	±1	μA	
接收器输入阻抗	R _{IN}	-7V≤V _{CM} ≤12V	12	—	—	kΩ	
空载电源电流	I _{CC}	DE/DI/ $\overline{RE}$ =0V 或 V _{CC}	DE=V _{CC}		500	900	μA
			DE=0V		300	500	

关断电源电流	I_{SHDN}	$DE=0V, \overline{RE}=V_{CC}$	—	0.1	10	μA
驱动器输出短路 电流（高）	I_{OSD1}	$-7V \leq V_O \leq 12V$	35	—	250	mA
驱动器输出短路 电流（低）	I_{OSD2}	$-7V \leq V_O \leq 12V$	35		250	mA
接收器输出短路 电流	I_{OSR}	$0V \leq V_O \leq V_{CC}$	7	—	95	mA

2.3 开关特性

参数	符号	条件	最小值	典型值	最大值	单位
驱动器输入到 输出	t_{PLH}	$R_{DIFF}=54\Omega,$ $C_L=100pF$	10	30	60	ns
	t_{PHL}		10	30	60	
驱动器输出偏 斜	t_{SKEW}	$R_{DIFF}=54\Omega,$ $C_L=100pF$	—	5	10	ns
驱动器上升/ 下降时间	t_R, t_F	$R_{DIFF}=54\Omega,$ $C_L=100pF$	3	15	40	ns
驱动器使能到 高	t_{ZH}	$C_L=100pF$	—	40	70	ns
驱动器使能到 低	t_{ZL}	$C_L=100pF$	—	40	70	ns

驱动器禁止 (低)	t_{LZ}	$C_L=15pF$	—	40	70	ns
驱动器禁止 (高)	t_{HZ}	$C_L=15pF$	—	40	70	ns
接收器输入到 输出	t_{PLH} 、 t_{PHL}	$R_{DIFF}=54\Omega$, $C_L=100pF$	20	90	200	ns
接收器差分偏 斜	t_{SKD}	$R_{DIFF}=54\Omega$, $C_L=100pF$	—	13	—	ns
接收器使能到 低	t_{ZL}	$C_{RL}=15pF$	—	20	50	ns
接收器使能到 高	t_{ZH}	$C_{RL}=15pF$	—	20	50	ns
接收器禁止 (低)	t_{LZ}	$C_{RL}=15pF$	—	20	50	ns
接收器禁止 (高)	t_{HZ}	$C_{RL}=15pF$	—	20	50	ns
最大数据速率	f_{MAX}	—	2.5	—	—	Mbps

2.4 使用注意事项

1 供电与电源处理

必须单 5V 供电，范围 4.75V~5.25V，严禁超压。VCC 就近加 0.1 μ F 去耦电容，电容一端靠近芯片电源脚，一端接地。禁止电源反接、瞬间过冲，否则会永久损坏芯片。

2 绝对最大额定值严禁超过

总线 A/B 脚电压：-8V~+12.5V，超出必损坏。控制脚 DI/ $\overline{RE}$ /DE 电压：-

0.5V~VCC+0.5V，不可直接高于 5V 的电平。长期在极限条件工作会降低可靠性，只用于应力测试，不用于正常工作。

3 总线与阻抗匹配

RS-485 总线两端必须接 120Ω 终端电阻，匹配传输线阻抗。总线尽量用双绞线，减少干扰与反射。分支线（Stub）越短越好，不要星形拓扑。

4 使能脚 RE/DE 控制要点

$\overline{RE}$ = 低→接收使能； $\overline{RE}$ = 高→接收高阻，DE = 高→发送使能；DE = 低→发送高阻，半双工同一时刻只能收或发，严禁同时使能收发，否则会总线冲突、发热甚至损坏。 $\overline{RE}/DE$ 建议用单片机 IO 直接控制，不要悬空。

5 保护与故障处理

驱动器有短路限流+过热关断，过热时输出自动高阻，但不能长期短路工作。接收器开路故障安全：A/B 悬空时 RO 自动输出高，无需额外上拉。多节点共地要可靠，避免大共模电压超出-7V~+12V 范围。

6 速率与距离匹配

高速型（2.5Mbps）：距离越短越稳定，长线建议降速。

低速型（250kbps）：EMI 更小、更远距离更稳。

最大支持线缆长度约 4000 英尺（1200 米），更长需加中继。

7 静电与焊接

芯片属于 CMOS 结构，焊接与使用需防静电。

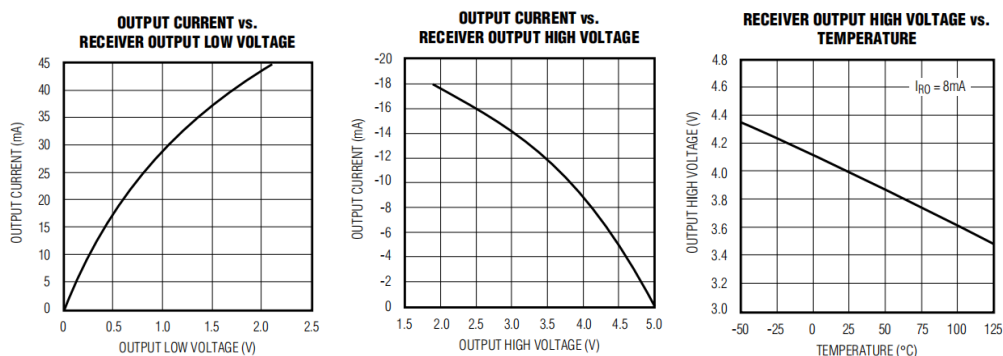
焊接温度：引脚温度 ≤300℃，时间≤10 秒。

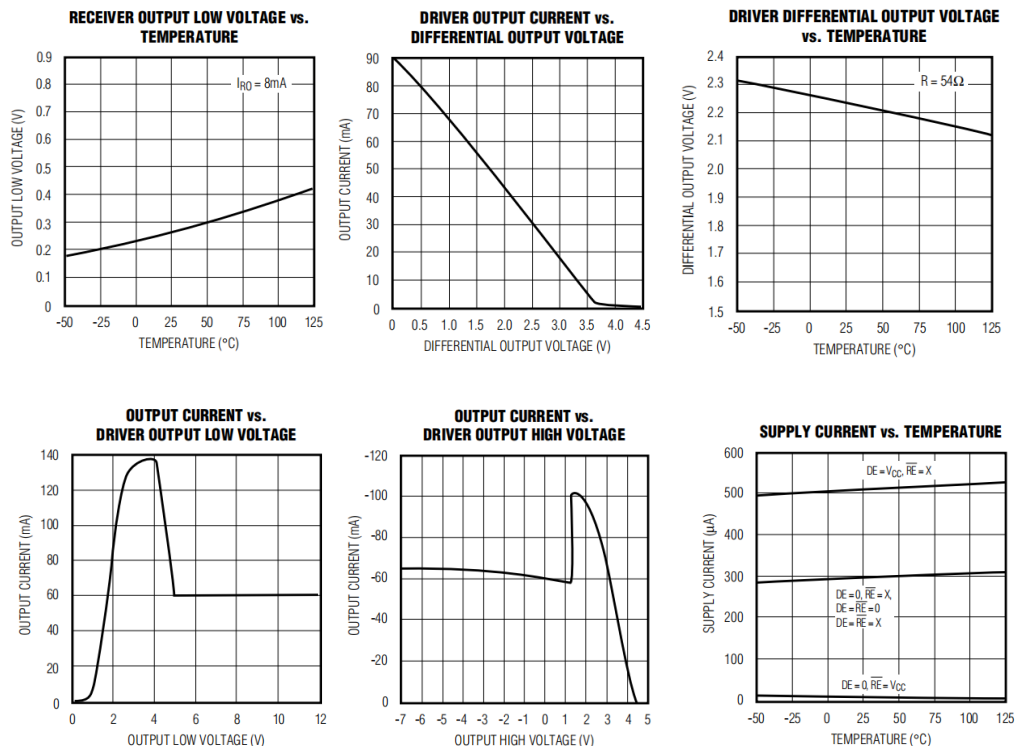
避免板上浪涌、热插拔冲击总线脚。

8 多节点总线规则

最多 32 个节点，负载不能超限，否则信号幅度不足、通信出错。

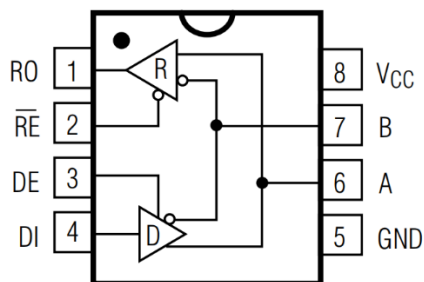
2.5 典型性能特征





3 引脚

3.1 引脚排布



引脚序号	引脚名称	功能说明
1	RO	接收器数据输出端，输出 TTL 电平。A 电位高于 B 超 200mV 输出高电平，A 电位低于 B 超 200mV 输出低电平；总线悬空时默认输出高电平，具备开路故障安全特性。
2	$\overline{RE}$	接收器使能端，低电平有效。引脚为低电平时接收器正常工作，

		高电平时接收器关闭，RO 呈高阻态。
3	DE	驱动器使能端，高电平有效。引脚为高电平时驱动器正常工作，向总线输出差分信号；低电平时驱动器关闭，A、B 引脚进入高阻态。
4	DI	驱动器数据输入端，兼容 TTL/CMOS 电平。输入高电平则 A 为高、B 为低；输入低电平则 A 为低、B 为高，实现单端信号转差分信号。
5	GND	电源地引脚，为芯片提供电位参考，使用时需可靠连接系统地。
6	A	差分总线同相端，半双工架构下兼具信号接收与发送功能，为 RS-485 总线正极。
7	B	差分总线反相端，与 A 组成差分信号对，同时承担收发功能，为 RS-485 总线负极。
8	V _{CC}	电源供电端，工作电压范围 4.75V~5.25V（典型 5V），建议就近并联 0.1μF 去耦电容至地。

4 应用

4.1 功能描述

ASM485S 是一款单 5V 供电、半双工 RS-485 收发器，片内集成 1 路差分驱动器与 1 路差分接收器，发送与接收通道完全独立，可同时进行数据收发，适用于长距离、高抗干扰、多点总线通信系统。

芯片驱动器无压摆率限制，支持最高 2.5Mbps 数据传输速率，满足高速通信需求；接收器具备宽共模电压范围与开路故障安全特性，当总线输入开路时可保证输出为确定高电平，避免总线处于不确定状态。驱动器内置短路限流保护与过热关断电路，当输出短路或芯片温度过高时，自动将驱动输出置为高阻

态，防止器件损坏。

ASM485S 提供独立的驱动器使能 $\overline{DE}$ 与接收器使能 $\overline{RE}$ ，可分别控制发送与接收通道的使能与高阻态，适配多点总线应用；单总线最多支持 32 个节点，逻辑电平兼容 TTL/CMOS，可直接与微控制器接口相连，广泛用于差分通信、电平转换及远距离数据传输场景。

4.2 驱动器输出保护

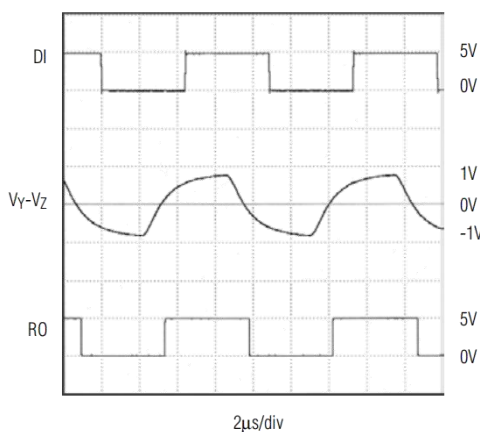
芯片采用两种机制来防止由故障或总线冲突引起的输出过流与功耗过高。输出级内置折返式限流，可在整个共模电压范围内对短路状况提供即时保护。此外，当芯片裸片温度过高时，热关断电路会将驱动器输出强制置为高阻态，避免芯片过热损坏。

4.3 传输延迟

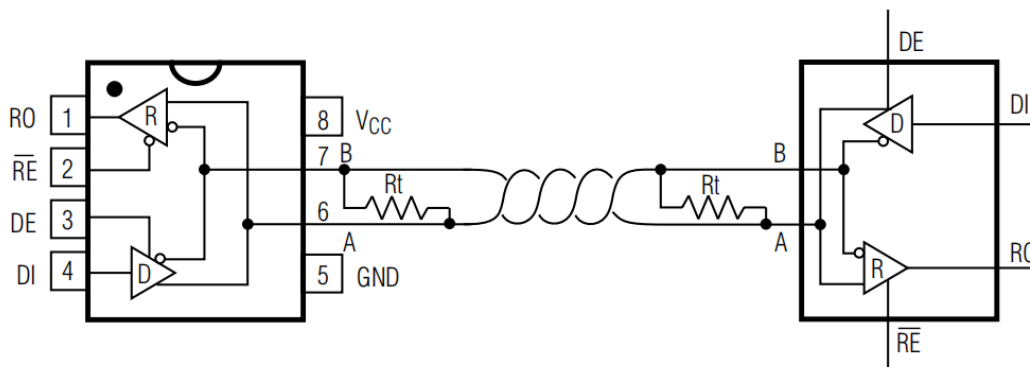
接收器延迟时间差值 $|t_{PLH} - t_{PHL}|$ ，对于 ASM485S 典型值小于 13ns

4.4 传输线长度与速率

ASM485S 支持的传输线长度最高可达 4000 英尺。对于长度超过 4000 英尺的线路，110kHz 频率下、驱动 4000 英尺 26AWG 双绞线并接入 120Ω 负载时，系统的差分电压波形。参考下图：



5 典型应用电路图



6 修订历史

版本号	修订内容	修订时间
V1.0	初始版本。	2026.5