

产品概述

SS6850H 是一款 2 通道 H 桥驱动芯片。最适合 12V 系统产品的电机驱动。芯片每个 H 桥可提供最大峰值电流 1A 和均方根电流 0.7A(在 12V 和 $T_a = 25^{\circ}\text{C}$ 适当散热条件下), 可以驱动两台直流电机, 一台并联直流电机, 也可以驱动步进电机, 步进电机驱动支持全步或半步。

SS6850H 内部保护关断功能包含过流保护, 短路保护, 欠压锁定保护和过温保护。

SS6850H 封装采用 ESOP8, 体积小, 且是无铅产品, 引脚框架采用 100% 无铅电镀。

应用

- 冰箱
- POS 打印机、标签打印机
- PoE 销售点终端
- 干衣机
- 吸尘器
- 舞台灯光

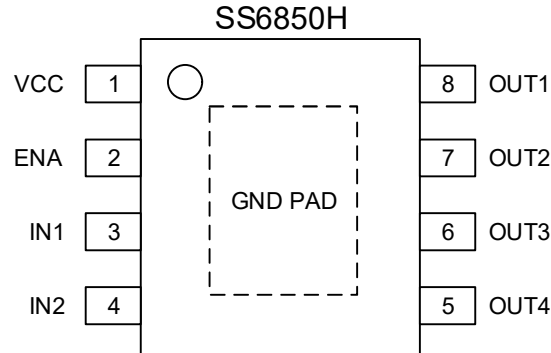
特征

- $V_{CC\max} = 24\text{V}$, $I_{O\max} = 1\text{A}$
- 4V 至 20V 工作电源电压范围
- 不需要控制系统 3.3V 电源
- 采用 N+P MOS 输出, $R_{ON} < 1\Omega$ typ (HS+LS)
- 采用紧凑型封装 (ESOP8)
- 待机时电流零消耗
- 可并联使用 (驱动通道并联)
- 内置刹车功能

产品信息

产品型号	封装形式	备注
SS6850H-ES-TP	ESOP8	卷盘, 4000/包

引脚配置和功能



管脚列表

引脚名称	引脚序号	引脚描述	外部组件或连接说明
电源和地			
VCC	1	电源	外接 0.1uF 高频电容 和 47uF 电解电容
GND	GND PAD	芯片地	芯片的逻辑地和功率地
控制			
ENA	2	电机驱动控制使能引脚	当 ENA 输入为低电平时，芯片处于待机模式，芯片电流可变为 0。 当 ENA 输入从低电平拉到高电平时，器件从待机状态转换到规定的输出操作模式。 对于数字输入，低电平的范围是 0 到 0.4(V)，高电平的范围是 1.5 到 5.5(V)。可以输入 PWM。引脚内置下拉电阻 100k Ω 。
IN1	3	电机驱动控制输入引脚	OUT1 (PIN10) 和 OUT2 (PIN9) 的驱动控制输入引脚。可以输入 PWM。内置下拉 100k Ω 电阻。
IN2	4	电机驱动控制输入引脚	OUT3 (PIN8) 和 OUT4 (PIN7) 的驱动控制输入引脚。可以输入 PWM。内置下拉 100k Ω 电阻。
输出			
OUT4	5	OUT4 驱动输出引脚	电机线圈连接在此引脚和 OUT3 (PIN6) 之间。
OUT3	6	OUT3 驱动输出引脚	电机线圈连接在此引脚和 OUT4 (PIN5) 之间。
OUT2	7	OUT2 驱动输出引脚	电机线圈连接在此引脚和 OUT1 (PIN8) 之间。
OUT1	8	OUT1 驱动输出引脚	电机线圈连接在此引脚和 OUT2 (PIN7) 之间。

绝对最大额定值

最大工作温度范围（除非另有说明）^{（1）} ^{（2）}

参数	符号	数值	单位
电源电压	VCC	24	V
输入信号电压	IN1/IN2	6.0	V
输出持续电流	I _{out}	1.0	A
工作温度	T _A	-25~+85	°C
储存温度	T _{stg}	-55~+150	°C

（1）超出绝对最大额定值的范围可能对设备造成永久性损坏。这些只是等级强调。在那些任何其他超过建议条件下的芯片功能未说明。长时间暴露在绝对最大额定值的条件下可能影响芯片的可靠性。

（2）所有电压值都对应接地端子。

（3）基于 40mm² 单面 PCB，FR4 PCB（1 oz.）

推荐工作条件

最大工作温度范围（除非另有说明）

符号	参数	最小值	最大值	单位
VCC	电源电压	4	20	V
V _{INH}	逻辑输入高电平电压	1.5	5.5	V
V _{INL}	逻辑输入低电平电压	0	0.4	V

电气特性

最大工作温度范围（除非另有说明）

符号	参数	条件	最小值	典型值	最大值	单位
电源电压						
I _{VCC}	VM 工作电流	ENA 为高；负载为低；		1.2	1.5	mA
I _{VCCQ}	待机模式	ENA 为低			1	uA
V _{UVLO}	欠压保护点	VCC 上升	2.4	3.0	3.8	V
		VCC 下降	2.1	2.7	3.5	V
逻辑输入						
I _{IH}	逻辑输入电流_高电平	VIN=5 V	30	50	70	uA
V _{IL}	输入低电平阈值				0.4	V
V _{IH}	输入高电平阈值		1.5		5.5	V
H 桥场效应管						
R _{DS(ON)}	上管+下管导通阻抗	IO=1A, TJ=25°C	0.70	0.83	0.96	Ω
I _{OFF}	输出关断漏电流		-10		10	uA
V _D	体二极管压降	I _D =-1.0A			1.1	V
t _R	上升时间	VCC=12V	40		70	ns
t _F	下降时间	VCC=12V	20		40	ns
保护电路						
I _{OCP}	过流保护电平			1.8		A
t _{OCP}	过流保护消尖峰时间			3		us
t _{TRY}	OCP 恢复时间			3		ms
T _{TSD}	过温关断温度	晶圆温度	150	170	190	°C
ΔT _{TSD}	过温保护迟滞	晶圆温度		40		°C

详细描述

功能框架图

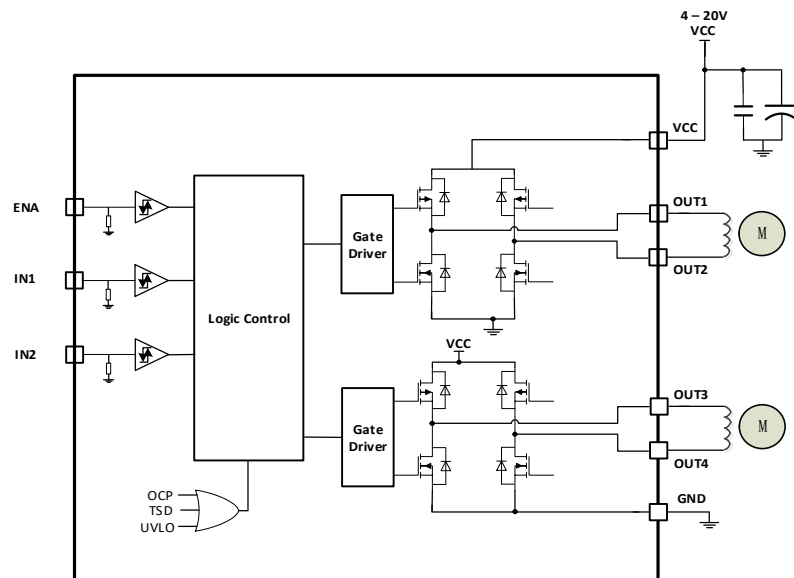


图 3. 功能结构框图

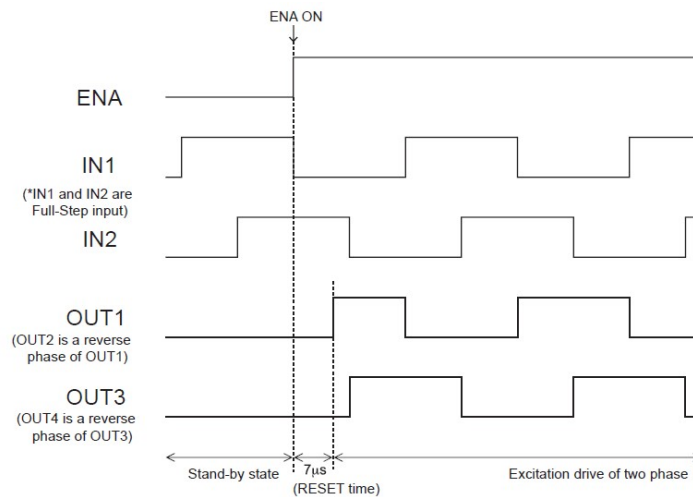
功能说明

DCM 输出控制逻辑

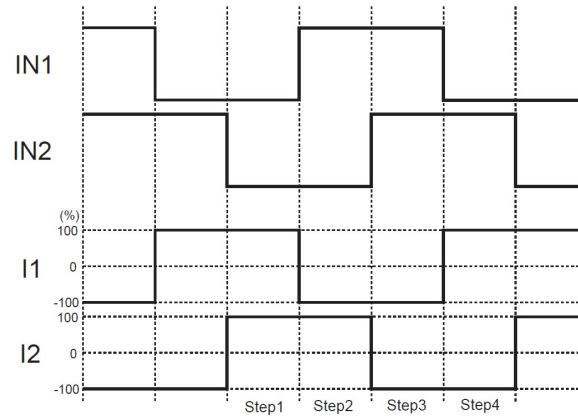
Input			Output				State
ENA	IN1	IN2	OUT1	OUT2	OUT3	OUT4	
L	-	-	OFF	OFF	OFF	OFF	Stand-by
H	L	L	H	L	H	L	Step 1
	H	L	L	H	H	L	Step 2
	H	H	L	H	L	H	Step 3
	L	H	H	L	L	H	Step 4

从待机状态到运行状态的切换时间

当 ENA 引脚为低电平时，芯片完全停止工作，进入待机状态。待机复位时间为 $7\mu\text{s}$ ，当信号进入 ENA 引脚时，输入状态传转输到输出状态需要等待 $7\mu\text{s}$ 。



全步模式下的电流波形示例



热关断功能

集成了热关断电路，当结温 T_j 超过 170°C 时，器件的输出关闭。随后温度下降，芯片的输出再次打开（自动恢复）。热关断电路不能保证对终端产品的保护。

热关断电路仅用于保护 IC 免受不规则条件（例如负载异常加大）的影响。因此，不应把热关断电路功能参与在应用设计中；

$$T_{SD} = 170^{\circ}\text{C} \text{ (typ)}$$

$$\Delta T_{SD} = 40^{\circ}\text{C} \text{ (typ)}$$

典型应用

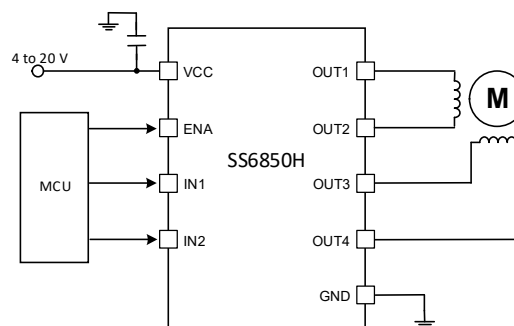
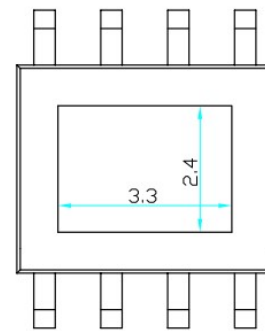
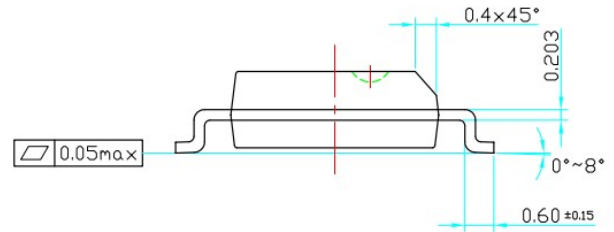
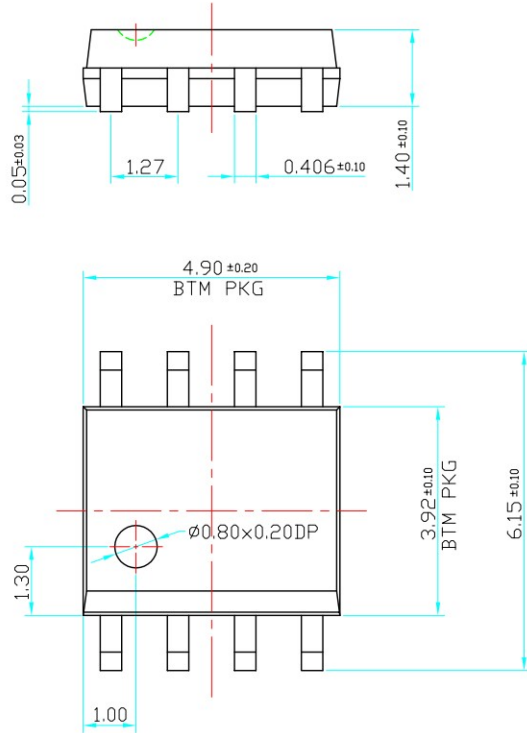


图 1. 驱动一台步进电机时的应用电路

封装信息



ESOP8-8R(95*130) 底面图

IMPORTANT NOTICE

Shenzhen LeadPower Semiconductor (LPS) CO.,LTD reserves the right to make corrections, modifications, enhancements, improvements, and other changes to its products and to discontinue any product without notice at any time.

LPS cannot assume responsibility for use of any circuitry other than circuitry entirely embodied in a LPS product. No circuit patent licenses are implied.

Shenzhen LeadPower Semiconductor (LPS) CO.,LTD